

Datentechnische Veranstaltungen im Fachbereich Elektrotechnik

4. Semester

**Rechnerarchitekturen
(1)** →

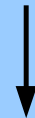


5. Semester

Labor Datentechnik (1)
3 x Assembler, PLD, FPGA, LA

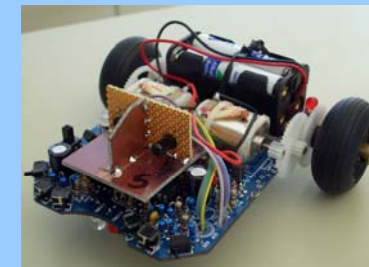
**Design Digitaler Systeme /
Rechnerarchitekturen 2**

VHDL, Cache, Pipelining etc.



Labor DDS / Datentechnik 2
VHDL-Projekt

6. Semester



**Embedded Systems /
Rechnerarchitekturen 3**

Mikrocontroller, Referat

DDS/Lab. DDS und ES sind in der
Reihenfolge tauschbar