

Dateiname: StA011_Zirus_M

Titel:

Field Programmable Gate Array

Bearbeiter:

Michael Zirus

Text der Kurzfassung:

Im ersten Kapitel erfahren Sie etwas über die Vorteile und Einsatzgebiete der FPGAs. Den prinzipiellen Aufbau der FPGAs mit den Eingabe-/ Ausgabeblocks, den programmierbaren Verbindungen und der frei programmierbaren Matrix erläutere ich kurz im zweiten Kapitel. Die Grundlagen der Programmiertechnologien der FPGAs werden Ihnen im dritten Kapitel näher erklärt. Im vierten Kapitel lesen Sie den etwas detaillierteren Aufbau der FPGAs anhand der SRAM-FPGAs der Xilinx XC4000-Familie mit einem kleinen Beispiel. Wissenswertes über die Testfunktionen und Benchmarks finden Sie im fünften Kapitel.