

Dateiname: StA041_Germann_U

Titel:

Entwicklung und Realisierung einer QDR-II-SRAM-Speicherverwaltung in VHDL

Bearbeiter:

Ulrich Germann

Text der Kurzfassung:

Die vorliegende Arbeit ist im Rahmen einer Entwicklung des Instituts für angewandte Funksystemtechnik "IAF GmbH" entstanden. Auf den folgenden Seiten werden verschiedene Speicherarchitekturen für den Einsatz als Zwischenspeicher diskutiert. Für die Anbindung des geeigneten Speichers wird zunächst auf die speziellen Anforderungen der Architektur eingegangen und anschließend ein Referenzdesign vorgestellt. Für die Speicherverwaltung wird ein Zeigerverfahren verwendet. Nach den theoretischen Grundlagen zu der Entwicklung dieser Speicherverwaltung werden anhand des im Rahmen dieser Arbeit entstandenen VHDL-Designs die Verfahren zur Organisation ausführlich erklärt.