

# Literaturverzeichnis

- [1] AMD: *Am186 and Am188 Family Instruction Set Manual (21267a)*. 1997. – <http://www.amd.com>, siehe auch beigefügte CD-ROM
- [2] AMD: *Datenblatt Am27C512: 512 Kilobit (64 K x 8 Bit) CMOS EPROM (08140)*. 1998. – <http://www.amd.com>, siehe auch beigefügte CD-ROM
- [3] AMD: *The Am2900 Family Data Book with Related Support Circuits*. Sunnysvale: 1979.
- [4] Ameling, W.: *Digitalrechner: Grundlagen und Anwendungen*. Braunschweig u. a.: Friedr. Vieweg & Sohn, 1990.
- [5] Atwood, G.; Fazio, A.; Mills, D.; Reaves, B: *Intel StrataFlash<sup>TM</sup> Memory Technology Overview*. In: Intel Technology Journal, Nr. 4 (1997). – <http://developer.intel.com/technology/itj/q41997.htm>
- [6] Backer, R.: *Programmiersprache Assembler: Eine strukturierte Einführung*. Hamburg: Rowohlt, 1993.
- [7] Bähring, H.: *Mikrorechnersysteme: Mikroprozessoren, Speicher, Peripherie*. 2. Aufl. Berlin u. a.: Springer, 1994.
- [8] Beierlein, T.; Hagenbruch, O. (Hrsg.): *Taschenbuch Mikroprozessortechnik*. München u. a.: Fachbuchverlag Leipzig im Hanser Verlag, 1999.
- [9] Best, R.: *Handbuch der analogen und digitalen Filterungstechnik*. 2. Aufl. Aarau u. a.: AT 1982.
- [10] Borland GmbH: *Turbo Assembler 3.0: Benutzerhandbuch*. Starnberg: 1989.
- [11] Borland GmbH: *Turbo Assembler 3.0: Referenzhandbuch*. 2. Aufl. Starnberg: 1992.
- [12] Brauer, W.: *Automatentheorie: Eine Einführung in die Theorie endlicher Automaten*. Stuttgart: Teubner, 1984.
- [13] Brey, B. B.: *Embedded Controllers: 80186, 80188, and 80386EX*. Upper Saddle River u. a.: Prentice Hall, 1998.

- [14] Brumm, P.; Brumm, D.: *80386-Handbuch: das Handbuch für Programmierer und Systementwickler*. Haar bei München: Markt & Technik, 1989.
- [15] Dieterich, E.-W.: *Turbo-Assembler*. München u. a.: Oldenbourg, 1991.
- [16] Dörrhöfer, S.; Hofer, J.: *Messen, Steuern und Regeln mit dem Mikrocontroller 80C166*. Poing: Franzis, 1995.
- [17] *Electronic Design News (EDN)*. Newton: Cahners. - <http://www.ednmag.com>
- [18] *Embedded Processor Watch*. MicroDesign Resources Internet Newsletter, Sunnynvale: Cahners. - <http://www.MDRonline.com>
- [19] *Embedded Systems Programming Magazine* London: CMP Electronics - <http://www.es-mag.com> (siehe auch <http://www.embedded.com/mag.htm>, amerikanische Version)
- [20] Erdweg, J.: *Assembler-Programmierung mit dem PC: Eine schrittweise und praxisnahe Einführung*. 2. Aufl. Braunschweig u. a.: Vieweg, 1992.
- [21] Flik, T.; Liebig, H.: *Mikroprozessortechnik: CISC, RISC, Systemaufbau, Assembler und C*. 5. Aufl. Berlin u. a.: Springer, 1998.
- [22] Flynn, M. J.: *Very High Speed Computing Systems*. Proc. of IEEE, vol. 54, 1966, S. 1901–1909.
- [23] Hennessy, J. L.; Patterson, D. A.: *Rechnerarchitektur: Analyse, Entwurf, Implementierung, Bewertung*. Braunschweig u. a.: Friedr. Vieweg & Sohn, 1994.
- [24] Hennessy, J. L.; Patterson, D. A.: *Computer Architecture: A Quantitative Approach*. San Mateo: Morgan Kaufmann, 1990.
- [25] Hitachi: *Application Note: Memory*. 1997. - siehe beigelegte CD-ROM
- [26] Hyde, R.: *The Art of Assembly Language Programming*. Internet-Buch, 1996. - [http://webster.cs.ucr.edu/Page\\_asm/ArtOfAsm.html](http://webster.cs.ucr.edu/Page_asm/ArtOfAsm.html)
- [27] IEEE Computer Society: *History of Computing*. <http://www.computer.org/history/index.html>, 1999.
- [28] In-Stat/Cahners: *Microcontrollers Make More Money: 1999 MCU Revenue Vendor Market Shares*. Report SI00-16MS. Newton: 2000. - [http://www.instat.com/abstracts/si/2000/si0016ms\\_abs.htm](http://www.instat.com/abstracts/si/2000/si0016ms_abs.htm) 01.10.2000
- [29] In-Stat/Cahners: *Left Behind: 1999 MPU Market Shares*. Report SI00-13MS. Newton: 2000. - [http://www.instat.com/abstracts/si/2000/si0013ms\\_abs.htm](http://www.instat.com/abstracts/si/2000/si0013ms_abs.htm) 01.10.2000
- [30] In-Stat/Cahners: *Flash Vendors Reap the Rewards of a Very Hot Market: 1999 Flash Vendor Market Shares*. Report SI00-08MS. Newton: 2000. - [http://www.instat.com/abstracts/si/2000/si0008ms\\_abs.htm](http://www.instat.com/abstracts/si/2000/si0008ms_abs.htm) 01.10.2000

- [31] In-Stat/Cahners: *SRAM Market Coming on Strong – 1999 SRAM Market Shares*. Report SI00-12MS. Newton: 2000. – [http://www.instat.com/abstracts/si/2000/si0012ms\\_abs.htm](http://www.instat.com/abstracts/si/2000/si0012ms_abs.htm) 01.10.2000
- [32] Intel: *80186EC/80188EC Microprocessor User's Manual (27204703)*. 1995. – <http://developer.intel.com>, siehe auch beigefügte CD-ROM
- [33] Intel: *Datenblatt 80C186EC/80C188EC and 80L186EC/80L188EC 16-BIT High-Integration Embedded Processors (27243404)*. 1996. – <http://developer.intel.com>, siehe auch beigefügte CD-ROM
- [34] Intel: *Intel Architecture Software Developer's Manual*. Volume 2: Instruction Set Reference (24319101). 1997. – <http://developer.intel.com>, siehe auch beigefügte CD-ROM
- [35] Intel: *Embedded Intel486<sup>TM</sup> Processor Hardware Reference Manual (273035-01)*. 1997. – <http://developer.intel.com>, siehe auch beigefügte CD-ROM
- [36] Intel: *Intel Architecture Software Developer's Manual*. Volume 3: System Programming Guide (24319201). 1997. – <http://developer.intel.com>, siehe auch beigefügte CD-ROM
- [37] Intersil Datel GmbH: *Data Book 1981*. München: 1981.
- [38] Jackson T.: *Inside Intel: Andy Grove and the Rise of the World's Most Powerful Chip Company*. New York: Dutton/Penguin, 1997.
- [39] Köhn, K.-P.; Schultes, R.: *8051-Prozessoren: Einführung – Applikation – Programmierung*. 3. Aufl. München: Franzis, 1993.
- [40] Kuhlmann, U.: *Schnellmerker: Konzepte und Anwendungen von Flash-Memories*. In: c't, Nr. 16 (1997), S. 178 – 179.
- [41] Märting, C.: *Rechnerarchitektur: Struktur, Organisation, Implementierungstechnik*. München u. a.: Hanser, 1994.
- [42] Messmer, H.-P.: *PC-Hardwarebuch: Aufbau, Funktionsweise, Programmierung; ein Handbuch nicht nur für Profis*. 5. Aufl. Bonn u. a.: Addison-Wesley-Longman, 1998.
- [43] *MicroDesign Resources*. Sunnyvale: Cahners. – <http://www.MDRonline.com>
- [44] Monadjemi, P.: *MS-Makro-Assembler: Einführung und Leitfaden*. Bonn u. a.: Addison-Wesley, 1989.
- [45] Nelson, R. P.: *80386/80486: Handbuch für Programmierer*. München: Microsoft Press, 1992.
- [46] Norton, P.; Socha, J.: *Peter Norton's Assemblerbuch: Eine meisterhafte Einführung in die Maschinensprache-Programmierung*. Haar bei München: Markt & Technik, 1988.

- [47] Orgler, L.; Stauf, S.: *MC68HC11 Mikrocontroller: Aufbau der Hardware, Programmwicklung, zahlreiche Applikationsbeispiele*. Feldkirchen: Franzis, 1996.
- [48] Podschun, T. E.: *Das Assembler-Buch: 8086/88/87, 80186, 80286/87, 80386/387, 80486 und Pentium*. 2. Aufl. Bonn u. a.: Addison-Wesley, 1995.
- [49] Podschun, T. E.: *Das Assembler-Buch: Grundlagen und Hochsprachenoptimierung*. 4. Aufl. Bonn u. a.: Addison-Wesley, 1999.
- [50] Rose, M.: *Mikroprozessor PIC16CXX: Architektur und Applikation*. 2. Aufl. Heidelberg: Hüthig, 2000.
- [51] Sahlmann, D.: *Strukturiert programmieren: Die Methode und ihr praktischer Einsatz zum Selbststudium*. Berlin u. a.: Springer, 1989.
- [52] Samsung: *Datenblatt KM681000C CMOS SRAM*. 1997. – <http://www.samsung-semi.com>, siehe auch beigefügte CD-ROM
- [53] Schieb, J.; Tischer, M.: *Das große Turbo-Assembler-Buch*. 2. Aufl. Düsseldorf: Data Becker, 1990.
- [54] Schmitt, F.-J.; v. Wendorff, W. C.; Westerholz, K.: *Embedded-Control-Architekturen: Design für Embedded-Performance*. München u. a.: Hanser, 1999.
- [55] Schossig, D.: *Mikrocontroller: Aufbau, Anwendung und Programmierung*. München: te-wi, 1993.
- [56] Schumny, H.: *Digitale Datenverarbeitung: Grundlagen für das technische Studium*. 2. Aufl. Braunschweig u. a.: Friedr. Vieweg & Sohn, 1989.
- [57] Stiller, A.: *Prozessorgeflüster: Von Achterbahnen und Karussellfahrten*. In: c't, Nr. 22 (2000), S. 52.
- [58] Thies, K.-D.: *80486 Systemsoftware-Entwicklung: Ein Lehr- und Arbeitsbuch für die Intel-Mikroprozessoren*. München u. a.: Hanser, 1992.
- [59] Tietze, U.; Schenk, C.: *Halbleiter-Schaltungstechnik*. 8. Aufl. Berlin u. a.: Springer, 1986.
- [60] Tischer, M.; Jennrich, B.: *PC intern 5: Systemprogrammierung*. Düsseldorf: Data Becker, 1995.
- [61] *Unicode Consortium*. <http://www.unicode.org>
- [62] Urbanek, P.: *Mikrocomputertechnik*. Stuttgart u. a.: Teubner, 1999.
- [63] Valvo Signetics (Hrsg.): *Signetics Bipolare Speicher MOS-Speicher 1981*. Hamburg: 1981.

- [64] Wallrabe, A.: *Mikrocontroller-Praxis: Einstieg mit dem MC68HC11*. München u. a.: Hanser, 1997.
- [65] Walter, J.: *Mikrocomputertechnik mit der 8051-Controller-Familie: Hardware, Assembler, C*. 2. Aufl. Berlin u. a.: Springer, 1996.
- [66] Wilkes, M. V.; Stringer, J. B.: *Microprogramming and the Design of the Control Circuits in an Electronic Digital Computer*. Proc.: Cambridge Philosophical Society, vol. 49, 1953, S. 230 – 238.
- [67] Wohak, B.: *8086 286 Assembler: Das Lehrbuch zur Assemblerprogrammierung der 8086/8088/80186/80286-Prozessoren unter MS-DOS*. 3. Aufl. Vaterstetten: IWT, 1988.